1101y 31, 1774 (1774U331)

#### **ABSTRACT**

PURPOSE: To obtain a dielectric mask capable of improving reflectance by providing a light transmitting substrate, specified metal films, dielectric multilayer thin films and plural apertures.

CONSTITUTION: The dielectric mask 19 is produced by forming an reflection preventive film 16 and a metal film 17 on a transmitting substrate 1, and further alternately laminating first and second dielectric members 2, 3 having different refractive indices thereon to form a dielectric multilayer thin film 4. Plural apertures 18 are formed penetrating in a specified position in the dielectric multilayer thin film 4 and metal film 17 by abrasion processing to obtain a desired pattern. By forming the metal film 17 having high reflectance between the reflection preventive film 16 and the dielectric multilayer thin film 4/ laser light transmitting through the dielectric multilayer thin film 4 is reflected to the light source side. Therefore, laser light transmitting through the mask can be reduced to a negligible degree and the energy density for abragion processing can be determined with high accuracy.

2/7/1

DIALOG(R) File 347: JAPIO

(c) JPO & JAPIO. All rts. reserv.

AH-1 09/233694

04949090

DIELECTRIC SUBSTANCE MASK FOR LASER MACHINING AND ITS PRODUCTION

PUB. NO.:

07-241690 [JP 7241690 A]

PUBLISHED:

September 19, 1995 (19950919)

INVENTOR(s): AMAMIYA KYOKO

TERABAYASHI TAKAO

SATO HIDEMI

TANAKA HIDEAKI

IMAI TSUTOMU

APPLICANT(s): HITACHI LTD [000510] (A Japanese Company or Corporation), JP

(Japan)

APPL. NO.:

06-035566 [JP 9435566]

FILED:

March 07, 1994 (19940307)

#### ABSTRACT

PURPOSE: To simultaneously form plural patterns having different depth placewise in laser machining.

CONSTITUTION: A dielectric mask for laser machining is formed so that a dielectric multi-layer film 2 on a glass substrate 1 is machined to a mask patterns having different film thickness placewise. The mask pattern is machined in combination of a photolithography and ion milling or reactive ion milling or reactive ion-etching, by at least over two times of exposure and etching or traveling of shield plate or post baking condition of resist, etc., the patterns having different film thickness placewise is formed. An energy density of the laser beam passed this mask is changed depending on the difference in film thickness of the dielectric multi-layer film 2, the energy distribution having different energy density plasewise produced, plural holes having different depth plasewise is simultaneously machined.

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

## (11)特許出願公開番号

# 特開平7-241690

(43)公朗日 平成7年(1995)9月19日

(51) Int.Cl. <sup>8</sup>	識別記号	庁内整理番号	FΙ	技術表示箇所
B23K 26/00	3 3 0		•	
26/06	J			
C23F 4/00	С	8417-4K		
G03F 1/08	Z			
7/20	506	•		
		客查開求	未請求 請求功	質の数11 OL (全 6 頁) 最終頁に続く
(21)出願番号	特顯平6-35566		(71)出躓人	000005108
				株式会社日立製作所
(22)出顯日	平成6年(1994)3/	17日		東京都千代田区神田駿河台四丁目6番地
			(72)発明者	雨宮 恭子
				神奈川県横浜市戸塚区吉田叮292番地株式
				会社日立與作所生産技術研究所內
			(72)発明者	寺林 隆夫
				神奈川県横浜市戸塚区吉田叮292番地株式
				会社日立製作所生産技術研究所内
			(72)発明者	· ··· · · · · · · · · · · · · · · · ·
				神奈川県横浜市戸塚区吉田叮292番地株式
				会社日立與作所生産技術研究所內
			(74)代理人	<del>弁理士</del> 小川 <b>勝男</b>
				最終頁に兢く

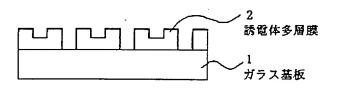
## (54) 【発明の名称】 レーザ加工用誘電体マスクとその製造方法

## (37)【要約】

【目的】レーザ加工において、場所的に深さの異なる複数個のパターンを同時に形成することを目的とする。

【構成】ガラス基板上の誘電体多層膜を、場所的に膜厚の異なるマスクパターンに加工することでレーザ加工用誘電体マスクを形成する。マスクパターンは、ホトリソグラフィ及びイオンミリングまたは反応性イオンミリングまたは反応性イオンエッチングの組合せで加工されるが、少なくとも2回以上の露光及びエッチングまたはイオンミリング時のイオンビームの遮蔽板の移動またはレジストのポストベーク条件等により、場所的に膜厚の異なるパターンを形成する。このマスクを通過したレーザ光のエネルギ密度は、誘電体多層膜の膜厚の違いに依存して変化し、場所的に異なるエネルギ密度分布となるため、場所的に深さの異なる複数個の穴を同時に加工することが可能となる。

図 1



### 【特許請求の範囲】

【請求項1】使用する波長のレーザ光を透過する基板上 に設けた誘電体多層膜からなる反射膜に膜厚分布をつけ ることにより、レーザ光透過率を局所的に変化させるこ とを特徴とするレーザ加工用誘電体マスク。

【請求項2】使用する波長のレーザ光を透過する基板上 の誘電体多層膜パターンの、レーザ光を透過する開口部 の周辺の形状を、開口部から遠ざかるにつれて膜厚が漸 次増加するよう斜めに形成したことを特徴とする請求項 1記載のレーザ加工用誘電体マスク。

【請求項3】局所的な膜厚分布を、イオンミリングにより形成することを特徴とする請求項1記載のレーザ加工用誘電体マスク。

【請求項4】局所的な膜厚分布を、反応性イオンミリングにより形成することを特徴とする請求項1記載のレーザ加工用誘電体マスク。

【請求項5】局所的な膜厚分布を、反応性イオンエッチングにより形成することを特徴とする請求項1記載のレーザ加工用誘電体マスク。

【請求項6】使用する波長のレーザ光を透過する基板上 20 に成膜した誘電体の上に、ホトリソグラフィ法により所望のパターンを有するレジスト膜を形成し、当該レジスト膜をマスクとしてイオンミリングまたは反応性イオンミリングまたは反応性イオンニッチング法により誘電体膜をパターニングすることを特徴とするレーザ加工用誘電体マスクの製造方法。

【請求項7】前記膜厚分布をつけたレーザ加工用誘電体マスクを、2回以上の露光及びエッチング工程により製造することを特徴とする請求項6記載のレーザ加工用誘電体マスクの製造方法。

【請求項8】開口部を設けたレーザ加工用誘電体マスクにおいて、半硬化したホトレジストを露光、現像した後、ホトレジストの軟化温度以上で再び熱処理し、さらに、当該ホトレジスト膜をマスクとして、イオンミリングもしくは反応性イオンミリングもしくは反応性イオンエッチング法を用いて、誘電体パターンの開口部周辺の形状を開口部から遠ざかるにつれて膜厚が漸次増加するように膜厚分布をつけることを特徴とする請求項6記載のレーザ加工用誘電体マスクの製造方法。

【請求項9】前記膜厚分布をつけたレーザ加工用誘電体マスクにおいて、入射イオンによる誘電体多層膜面の除去を防止するための遮蔽板を順次移動しながらイオンミリングまたは反応性イオンミリング加工することにより、誘電体膜の膜厚分布を形成することを特徴とする請求項8記載のレーザ加工用誘電体マスクの製造方法。

【請求項10】膜厚分布をつけたレーザ加工用誘電体マスク用の誘電体材料として、酸化物またはフッ化物を用いることを特徴とする請求項1記載のレーザ加工用誘電体マスク。

【請求項11】多層配線回路基板の製造方法において

誘電体反射膜に膜厚分布を持たせたレーザ加工用誘電体 マスクを用いて、レーザ光照射により有機絶縁層にバイ アホール形成を行うことを特徴とする回路基板の加工方

2

【発明の詳細な説明】

[0001]

法。

【産業上の利用分野】本発明は、レーザ加工用マスクに 係り、特に、被加工材表面に様々な深さの穴を形成する 誘電体マスクとその製造方法に関するものである。

ñ.

10 [0002]

【従来の技術】従来のレーザ加工用マスクとしては、例えば、特開平1-321087号公報において開示されているように、マスク板に穴を設け、穴を透過したレーザ光により被加工材を加工していた。また、特開平2-25289号公報にあるように、ガラス基板表面に積層した誘電体多層膜にパターンを形成し、透光性のパターン部を透過したレーザ光により被加工材を加工していた。これらの加工は、マスクを通過した前後でレーザのエネルギ密度がほとんど変化しないため、例えば、多数個の穴パターンを持つマスクを用いれば同時に多数の穴加工が可能であるが、被加工材に形成される穴深さを局所的に変化させることは出来なかった。

【0003】これに対し、太陽電池基板の反射防止用V字溝やプリント基板のコンタクトホール加工等、場所的に深さの異なる穴加工にレーザ光を用いる試みもいくつかなされている。特開平3-89518号公報では、V字溝を形成するためにレーザ光の照射形状を変化させながら加工する方法が記述されている。また特開昭62-291095号公報では、回路基板のバイアホール加工のおいて、基板内の深さの異なる位置に銅層を形成しレーザのストッパとすることにより、同一エネルギ密度のレーザ光で深さの異なる穴を同時に加工する方法が示されている。

[0004]

【発明が解決しようとする課題】しかしながら、特開平 3-89518号ではレーザ光の照射形状をアパーチャにより制御しており一回の照射で1個のパターンしか加工できないため、加工能率の面で不十分であるという問題があり、また、特開昭62-291095号の方法では基板表面及び浅い層の銅に多量のレーザ光が照射されるため、レーザ光のエネルギ密度を大きくすると銅が溶融し、同パターンの精度劣化や次工程の導体めっき付着に対する信頼性低下をもたらす懸念があった。

[0005]

【課題を解決するための手段】そこで本発明では、上記課題を解決するために、レーザ加工用マスクとして、面内で膜厚分布を有する誘電体多層膜を、使用波長のレーザ光を透過する基板表面に形成することで、レーザ光の透過率を局所的に変化させるように構成したことを特徴

50 とする.

[0006]

【作用】誘電体多層膜は、高屈折率と低屈折率の誘電体 をレーザ光の波長の1/4の厚さで交互に数十層成膜し たものであり、層数すなわち総膜厚を変化させることに よりレーザ光の透過率が変化する。したがって、膜厚分 布を持った誘電体多層膜マスクを通過した入射レーザ光 のエネルギ密度の分布は、膜厚分布に依存した分布に変 化し被加工材に入射する。

【0007】一方、被加工材のレーザ光による加工速度 はエネルギ密度に依存するため、入射したレーザ光のエ 10 ネルギ密度分布に依存した加工ができる。すなわち同一 時間レーザ照射を行ったとき、誘電体多層膜マスク内の 膜厚の大きい場所を通過したレーザ光は被加工材表面に 浅い穴を形成し、膜厚の小さい場所を通過したレーザ光 は被加工材表面に深い穴を形成し、結果として場所的に 深さ分布を持つ多数のパターンが同時に加工される。 [0008]

【実施例】以下、本発明を図面に示した実施例によって 詳細に説明する。

(実施例1)図1は、本発明の第一実施例の誘電体マス 20 クの縦断面図である。図1において1は使用レーザ光を 透過するガラス基板、2はその表面に場所的に膜厚分布 を持つ誘電体多層膜である。さらに図2は、本誘電体マ スクの製造工程を示したものであり、3はホトレジスト を意味している。

【0009】図2においてガラス基板1として光学研磨 した石英ガラスを用い、その表面に蒸着法またはCVD 法、スパッタリング法により誘電体SiO2、Al2O3を 交互に62nmずつ13層成膜し、誘電体多層膜2を形成 した(図2(a))。ただし、誘電体材料としてはSi O2, A12O3に限るものではなく、HfO2, YF3, Mg F2、LaF3、ThF4等を用いても良い。次に誘電体多 層膜2を所望の形状に加工するために、ホトレジスト3 (ノボラック樹脂ナフトキノン系ポジ型レジスト)を回 転塗布法により0.4μm厚さで形成した(図2(b))。 上記ホトレジスト3を90℃で30分間プリベークした 後、所望の形状を描いたホトマスクによりUV露光装置 を用いて密着露光した。露光後現像液中において室温で 1分間浸漬処理し、更に140℃で20分間ポストベー クした(図2(c))。次に、更にホトレジスト3を回転 40 塗布法により1μm厚さで形成し、一回目に用いたホト マスクパターンと異なる形状を一回目と同様の方法でホ トレジスト3に形成した(図2(d))。次に、反応性イ オンエッチング装置を用いて誘電体多層膜2を加工し た。イオンエッチングの条件は、反応性ガスとしてCH F3を用い、圧力4.8Pa、高周波パワー200W、エ ッチング時間130minとした。エッチングの後、アセ トン中で超音波洗浄を行いレジスト3を除去して図2 (g)即ち図1の誘電体マスクを形成した。この表面の誘 雷体多層膜各部の厚さは、厚い方から806mm、520 50 を除去して図6の誘電体マスクを形成した

nmであり、膜厚520nmの場合のエキシマレーザ(波長 248nm) の透過率は、25%であった。

【0010】次にこのようにして作製した誘電体マスク を用いた回路基板のレーザ加工方法について図3によっ て説明する。図3において4はポリイミド、5は銅箔を 意味する。まず、厚さ18μmの銅箔と厚さ40μmの ポリイミドの積層板にホトリソグラフィ及びエッチング により(a)図の銅5のパターン形成を行い、その後ポリ イミドフィルムとパターン形成した積層板2枚を接着材 によって貼り合わせた。次に、貼り合わせた積層板と図 1の誘電体マスクをレーザ加工装置にセットし、積層板 の銅パターンと誘電体マスクのパターンの位置合わせを 行った後、レーザ加工した。レーザはエキシマレーザ (波長248mm)であり、誘電体多層膜の膜厚とレーザ 光の透過率には、図4に示すように膜厚が増加すると透 過率が減少する関係がある。また、ポリイミドの加工速 度は、図5に示すようにレーザのエネルギ密度とともに 増加する。以上の性質から、レーザ加工により図3(b) に示す深さの異なるバイアホールが形成された。レーザ 加工条件は、入射レーザ光のエネルギ密度1.0 J/c ㎡、周波数50Hz、ショット数300である。この後 再びマスク用レジストを形成した後、バイアホールめっ きを行い、マスク用レジストを除去することにより(c) のように3層間の導通が得られた。このように本発明に よれば、一度のレーザ加工により2層の回路が形成され るので、1層ずつ加工する場合に比べ工程が短縮でき、 また、レーザ光のストッパとしての銅層に必要以上のレ ーザ光が照射されないため、損傷が少なく回路の信頼性 が高い。

30 【0011】 (実施例2)図6は、本発明の第二実施例 の誘電体マスクの縦断面図である。以下に、図6の誘電 体マスクの製造方法について図7を用いて説明する。 【0012】図7においてガラス基板1として光学研磨 した石英ガラスを用い、その表面に第一実施例と同様の 方法で誘電体多層膜2を形成した。次に、誘電体多層膜 2を所望の形状に加工するために、ホトレジスト3を回 転塗布法により1μm厚さで形成した。上記ホトレジス ト3を90℃で30分間プリベークした後、所望の形状 を描いたホトマスクによりUV露光装置を用いて密着露 光し、露光後現像液中において室温で1分間浸漬処理し た。更に150℃で30分間ポストベークし、レジスト パターンの周辺の形状を(c)のように、やや丸みのつい た斜め形状にした。次に、マイクロ波イオン源を持つイ オンミリング装置を用いて誘電体多層膜2を加工した。 ガラス基板1はイオン照射方向に対して10度傾けて設 置し、2rpmで自転させた。イオンミリングの条件は、 ガスとしてArを用い、圧力0.027 Ра、高周波バ ワー300W、ミリング時間70minとした。イオンミ リングの後、アセトン中で超音波洗浄を行いレジスト3

6

【0013】次に誘電体マスクを用いた回路基板のレー ザ加工方法について図8によって説明する。まず、厚さ 18μmの銅箔と厚さ40μmのポリイミドの積層板に ホトリソグラフィ及びエッチングにより(a)図の銅5の パターン形成を行い、その後パターン形成した積層板に ポリイミドフィルムを接着材によって貼り合わせた。次 に、貼り合わせた積層板と図6の誘電体マスクをレーザ 加工装置にセットし、積層板の銅パターンと誘電体マス クのパターンの位置合わせを行った後、レーザ加工し た。レーザ加工条件は入射レーザ光のエネルギ密度 0. 8J/cm²、周波数50Hz、ショット数180で、図 8(b)に示すバイアホールが形成された。この後図3で 述べたのと同様の方法にてバイアホールめっきを行い層 間の導通を得た。この本発明のバイアホールは側面が傾 斜しているので、通常の垂直なバイアホールに比べめっ き性が良く、回路の信頼性が高い。

【0014】(実施例3)図9は、本発明の第三実施例 の誘電体マスクの縦断面図である。以下に、図9の誘電 体マスクの製造方法について図10を用いて説明する。 【0015】図10においてガラス基板1として光学研 20 磨した石英ガラスを用い、その表面に第一実施例と同様 の方法で誘電体多層膜2を形成した。次に、誘電体多層 膜2を所望の形状に加工するために、ホトレジスト3を 回転塗布法により1µm厚さで形成した。上記レジスト 3を90℃で30分間プリベークした後、所望の形状を 描いたホトマスクによりUV露光装置を用いて密着露光 した。露光後現像液中において室温で1分間浸漬処理 し、更に140℃で20分間ポストベークした。次に、 マイクロ波イオン源を持つイオンミリング装置を用いて 誘電体多層膜2を加工した。装置内にガラス基板1を設 30 置し、ガラス基板1とイオン源の間に設けたイオンビー ムの遮蔽板をミリング開始後、ガラス基板1と平行に徐 々に移動させた。イオンミリングの条件は、反応性ガス としてCHF3を用い、圧力0.027Pa、高周波パワ ー500W、ミリング時間30minとした。イオンミリ ングの後アセトン中で超音波洗浄を行い、レジスト3を 除去し、場所的に誘電体膜厚分布のある図9の誘電体マ スクを形成した。

【0016】次に、図9の誘電体マスクを用いた導波路型グレーティングカップラのレーザ加工について説明する。被加工材は、LiNbO3 結晶表面にTie 整然放散させ光導波路を形成した後、反応性スパッタ法でTiO2 膜を作製したものを用いた。レーザ加工条件は、入射レーザ光のエネルギ密度 $1.5J/cm^2$ 、周波数50Hz、ショット数100であり、図11に示す深さ分布を持ったグレーティングカップラ8が形成された。これによれば、放射光9の振幅分布がガウス分布になるので、光結合効率を向上させることができる。また被加工材としてはTiO2 膜に限るものではなく、ZnO 膜を用いても同様のグレーティングカップラが形成できる

【0017】 (実施例4) 図12は、本発明の第四実施 例の誘電体マスクの縦断面図である。誘電体マスクの製 造方法は図7と同様であり! まずガラス基板1として光 学研磨した石英ガラスを用い、その表面に第一実施例と 同様の方法で誘電体多層膜2を形成した。次に、誘電体 多層膜2を所望の形状に加工するために、ホトレジスト 3を回転塗布法により1µm厚さで形成した。上記レジ スト3を90℃で30分間プリベークした後、所望の形 状を描いたホトマスクによりUV露光装置を用いて密着 10 露光した。露光後現像液中において室温で1分間浸漬処 理した。更に180℃で30分間ポストベークし、レジ ストパターン形状を半球状にした。次に、イオンミリン グ装置を用いて誘電体多層膜2を加工した。装置内に設 置したガラス基板1は2rpmで自転し、イオンミリング の条件は、ガスとしてArを用い、圧力0.027P a、高周波パワー300W、ミリング時間70minとし た。イオンミリングの後、アセトン中で超音波洗浄を行 いレジスト3を除去して図12の誘電体マスクを形成し た。この誘電体マスクを用いて第一実施例と同様にポリ イミドのレーザ加工を行い、図13の形状を得た。これ は、固体撮像素子のマイクロレンズとして使用できる。 [0018]

【発明の効果】本発明のレーザ加工用誘電体マスクによれば、被加工材表面に場所的に深さ分布を持つ多数の穴を同時に加工することができるので、加工能率が向上し、加工コスト低減に著しい効果がある。また本発明のレーザ加工用誘電体マスクを用いた回路基板の製造方法によれば、加工工程数が減少しかつ信頼性が向上する。 【図面の簡単な説明】

30 【図1】本発明の第一実施例を示すレーザ加工用誘電体 マスクの縦断面図。

【図2】図1のレーザ加工用誘電体マスクの製造プロセス図。

【図3】回路基板のレーザ加工プロセス図。

【図4】誘電体多層膜の膜厚とレーザ光の透過率の関係を示した図。

【図5】レーザ光のエネルギ密度とポリイミドの加工速度の関係を示した図。

【図6】本発明の第二実施例を示すレーザ加工用誘電体マスクの縦断面図。

【図7】図6のレーザ加工用誘電体マスクの製造プロセス図。

【図8】回路基板のレーザ加工プロセス図。

【図9】本発明の第三実施例を示すレーザ加工用誘電体 マスクの縦断面図。

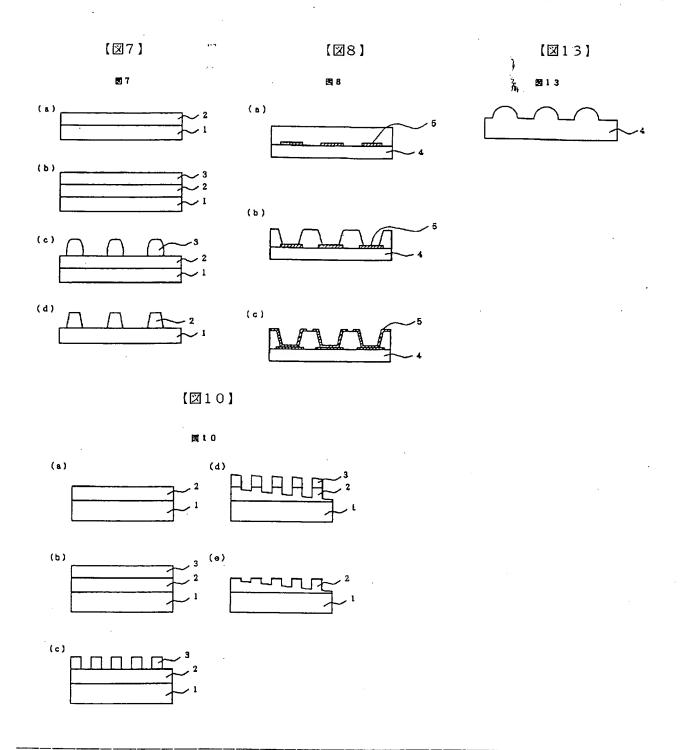
【図10】図9のレーザ加工用誘電体マスクの製造プロセス図。

【図11】レーザ加工した導波路型グレーティングカップラの縦断面図、

) 【図12】本発明の第四事施例を示すレーザ加工用誘電

(5) 特開平7-241690 7 8 体マスクの縦断面図。 4…ポリイミド、 【図13】レーザ加工したポリイミドの縦断面図。 5…銅箔、 【符号の説明】 6…基板、 1…ガラス基板、 7…光導波路、 2…誘電体多層膜、 8…グレーティングカップラ、 3…ホトレジスト、 9…放射光。 【図1】 【図2】 图 1 医 2 (a) .↓ ガラス**基板** (b) 【図3】 (a) (c) (g) (b) (d) (c) 【図4】 【図5】 靉電体多層膜の膜厚とレーザ透過率の関係 図5 レーザエネルギ密度と加工速度の関係 【図6】 右工送房 (μn/Pulse) 图 6 講電体多層膜の膜厚 (na) レーザエネルギー密度 (J/d) 【図9】 【図11】 【図12】 **2**11

図12



# フロントページの続き

(51) Int. Cl. 6

識別記号

庁内整理番号

FΙ

技術表示箇所

G03F 7/26

511

H05K 3/00

Ν

(72) 発明者 田中 秀明

神奈川県横浜市戸塚区吉田町292番地株式会社日立製作所生産技術研究所内

(72) 発明者 今井 勉

神奈川県秦野市堀山下1番地株式会社日立 製作所汎用コンピュータ事業部内